DAWAN

Plan de la formation

www.dawan.fr

Formation Logiques programmables et VHDL Initiation

Durée :	3 jours (21 heures)
Tarifs inter-entreprise :	2 250,00 CHF HT (standard) 1 800,00 CHF HT (remisé)
Public :	Programmeur C
Pré-requis :	Connaissance de base en systèmes logiques, connaissance en programmation (peu importe le langage)
Objectifs :	Revoir les bases des systèmes logiques - Comprendre l'architecture des logiques programmables - Apprendre le langage de description et de synthèse VHDL - Savoir programmer des FPGA (pratique sur Cyclone 4)
Modalités pédagogiques, techniques et d'encadrement :	• Formation synchrone en présentiel et distanciel. • Méthodologie basée sur l'Active Learning : 75 % de pratique minimum. • Un PC par participant en présentiel, possibilité de mettre à disposition en bureau à distance un PC et l'environnement adéquat. • Un formateur expert.
Modalités d'évaluation :	• Définition des besoins et attentes des apprenants en amont de la formation. • Auto-positionnement à l'entrée et la sortie de la formation. • Suivi continu par les formateurs durant les ateliers pratiques. • Évaluation à chaud de l'adéquation au besoin professionnel des apprenants le dernier jour de formation.
Sanction :	Attestation de fin de formation mentionnant le résultat des acquis
Référence :	PRO100330-F
Note de satisfaction des participants:	Pas de données disponibles
Contacts :	commercial@dawan.fr - 09 72 37 73 73

Modalités d’accès :	Possibilité de faire un devis en ligne (www.dawan.fr, moncompteformation.gouv.fr, maformation.fr, etc.) ou en appelant au standard.
Délais d'accès :	Variable selon le type de financement.
Accessibilité :	Si vous êtes en situation de handicap, nous sommes en mesure de vous accueillir, n'hésitez pas à nous contacter à referenthandicap@dawan.fr, nous étudierons ensemble vos besoins

Rappels sur les systèmes logiques

Quelques rappels

Logiques programmables

Systèmes logique combinatoires
Systèmes séquentiels synchrones

Pratique sur un simulateur logique

Introduction aux logiques programmables

Les FPGA
Programmation des FPGA
Outils de développement pour FPGA

Pratique sur Altera Quartus et FPGA Cyclone 4

Langage VHDL

Présentation du langage VHDL
Systèmes logique combinatoire en VHDL
Systèmes logique séquentiels en VHDL

Pratique en VHDL sur Altera Quartus et FPGA Cyclone 4

Projets en VHDL

Compteur et afficheur 7 segments
Pilotage d'une matrice de LED
Commande d'un moteur brushless